

Instrumenta computatoria. Wybrane architektury komputerów

Witold Komorowski

Drogi Czytelniku! Poniżej zamieszczona jest errata do książki:
"Instrumenta computatoria. Wybrane architektury komputerów"

Jest to lista błędów znalezionych po opublikowaniu książki, zgłoszonych i zaakceptowanych przez naszą redakcję. Pragniemy, aby nasze publikacje były wiarygodne i spełniały Twoje oczekiwania. Zapoznaj się z poniższą listą. Jeśli masz dodatkowe zastrzeżenia, możesz je zgłosić pod adresem https://helion.pl/user/erraty

Strona	Linia	Jest	Powinno
11	wiersz 4 od dołu	Wszystkie te nowości oraz zastosowanie technologii układów uzasadniały zaliczenie tych maszyn do nowej, trzeciej generecji komputerów [...] scalonych.	Wszystkie te nowości oraz zastosowanie technologii układów scalonych uzasadniały zaliczenie tych maszyn do nowej, trzeciej generecji komputerów [...].
20	Tabela 1.2, wiersz 3	Rr3	R[r3]
37	rysunek 2.2. a)	Kod op.	src
118	nag. tab. 5.17	bajtu	bajta
119	nag. tab. 5.17	bajtu	bajta

153	wiersz 1 od dołu	pole f jest 00	pole f ma być 01
153	wiersz 4 od góry	pomiędzy „src1” a „imm13” jest 0	pomiędzy „src1” a „imm13” ma być 1
158	tab. 7.7 wiersz 1	PC <-- nPC; next (cnd => PC <-- PC+dsp22)	temp <-- PC + 4*dsp22; next PC <-- nPC; next (cnd => nPC <-- temp)
158	tab. 7.7 wiersz 3	o7 <-- PC; next PC <-- nPC; next nPC <-- nPC + 4*dsp30	o7 <-- PC; next PC <-- nPC; next nPC <-- PC + 4*dsp30
158	tab. 7.7 wiersz 6	PC <-- nPC; next (cnd => PC <-- vector)	cnd => (ET <-- 0; PS <-- S; next S <-- 1; CWP <-- CWP-1; next %l1 <-- PC; %l2 <-- nPC; next PC <-- vector)
158	tab. 7.7 wiersz 7	PC <-- nPC; next nPC <-- adres	ET <-- 1; PC <-- nPC; next nPC <-- R[src1] + R/imm; next CWP <-- CWP + 1; S <-- PS
159	wiersz 1 pod tab. 7.8	jmpl %o3, %g0	jmpl %o3+8, %g0
159	wiersz 8 od dołu	jmpl %o3,%g0	jmpl %o3+8,%g0

166	rys. 8.4	a-1 a-1 a a+1	a-2 a-1 a a+1
186	rys. 8.8	Brak opisu nad linią łączącą IR z szyną	opis fIR
186	rys. 8.9	AA	ALU powinna być linia łącząca ALU z szyną (poniżej napisu „tALU”)